

## TeraSquare 경력 및 신입 사원 채용 공고

당사는 100G Ethernet IC 및 100G Coherent Optics IC 개발을 위해 2010년 12월에 설립된 신설 법인입니다. 전세계 최초 100G Ethernet Solution 개발을 주도한 경험을 바탕으로 차세대 통신 반도체의 선도적 개발을 목표로 하는 회사입니다. 본사는 설립 시점에 국내 굴지의 VC로부터 투자를 유치하여 재무적 안정성을 확보하였고, 지식경제부 과제 및 해외 선도 업체와의 협업을 통하여 세계적 통신 반도체 업체로 발돋움 할 준비를 하고 있습니다. 열정과 자부심으로 회사를 이끌어 나갈 인재를 모집하고자 하오니 많은 관심과 지원 부탁드립니다.

모집 분야	인원	직무	자격 요건	근무지
Analog Engineer	2	CDR, ADC, ADPLL, SerDes, I/O cell design -Package design 경험자 우대 -Evaluation board design 경험자 우대	- 관련 분야 박사학위 소지자 또는 해당 분야 5년 이상 경력자 - 벤처 기업 경력 우대	서울/대전
Digital Engineer	2	Algorithm design, Logic synthesis, P&R, IC verification	- 관련 분야 박사학위 소지자 또는 해당 분야 5년 이상 경력자 - 벤처 기업 경력 우대	서울/대전
Layout Engineer	2	Analog/digital block layout -High speed layout 경험 우대	- 관련 분야 학사 학위 소지자 중 해당 분야 2년 이상 경력자	서울/대전

---

1. 급여 및 처우

- 직무 가치에 따르는 연봉제 운영으로 동종 벤처 업계 최고 수준의 대우 보장
- 입사 시 Stock Option 지급
- 개발 진행에 따른 Incentive Stock Option 별도 지급
- 4대 보험
- 자기 개발비, 종합 건강 진단, 경조사 관련 지원

2. 근무지

- 서울: 강남구 역삼동 역삼역 부근 소재
- 대전: 유성구 도룡동 소재

3. 입사 지원 방법

- 이력서 e-mail 지원
- 지원 e-mail 주소: controller@terasquare.co.kr

4. 입사 관련 서류

- 면접 시 입사 지원 관련 증빙서류 제출
- 졸업 증명서, 성적 증명서 (학부 이후 최종학력까지)

4. 입사 지원 기간

- 2011년 3월 14일 ~ 2011년 3월 25일

5. 기타

- 제출하신 서류는 일체 반환이 불가합니다.
- 이력서 기재 내용이 사실과 다른 경우 입사가 취소될 수도 있습니다.

6. 문의

- 문의 사항 있으시면 아래와 같은 연락처로 연락바랍니다.
- 전화: 02) 539-2662
- e-mail: controller@terasquare.co.kr

---

뜨거운 열정과 자부심으로 세계를 뒤흔들 선도 기술 개발에 동참하고자 하는 여러분의 많은 지원 바랍니다.